

## Описание



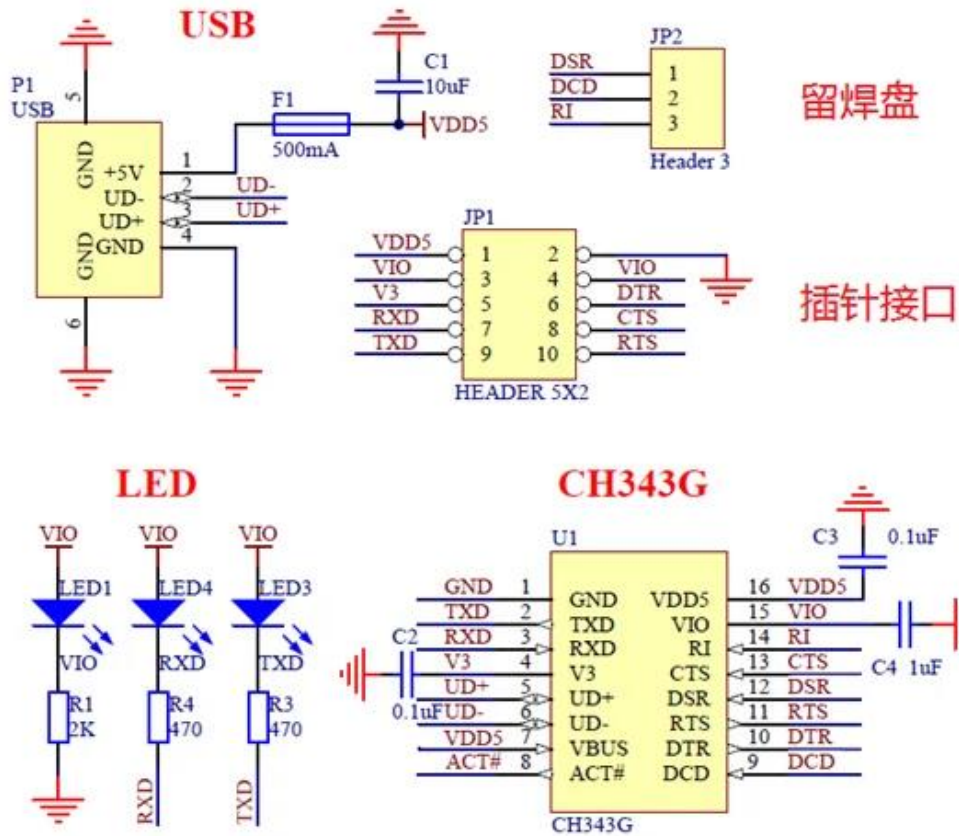
CH343G6T-EVT-TTL - набор для ознакомления с возможностями и отладки приложений с использованием микросхемы CH343. Выполняет преобразование аппаратного интерфейса USB 2.0 в высокоскоростной последовательный интерфейс UART с автоматическим определением скорости обмена данными до 115200 бит/с. Набор позволяет использовать сигналы управления модемом и сигналы контроля потока данных.

### Основные особенности

- Совместимость с полноскоростным интерфейсом USB 2.0
- Поддержка RS232 (необходим внешний дополнительный преобразователь логических уровней)
- Возможность работать от питания 3.3В или 5В от порта USB
- Независимая от основного питания возможность конфигурировать логические уровни сигналов 5В, 3.3В, 2.5В, или 1.8В
- Совместимость с операционными системами Windows/ Linux/ macOS/ Android, совместимость со всеми видами программного обеспечения последовательного порта
- Поддержка сигналов управления модемом DTR, DCD, RI, DSR
- Поддержка сигналов управления потоком CTS и RTS
- Уникальный встроенный идентификатор USB

- Микросхема CH343 доступна в корпусах SOP16, ESSOP10 и QFN16 с поддержкой бессвинцовой технологии пайки согласно требованиям RoHS.

## Схема отладочного набора



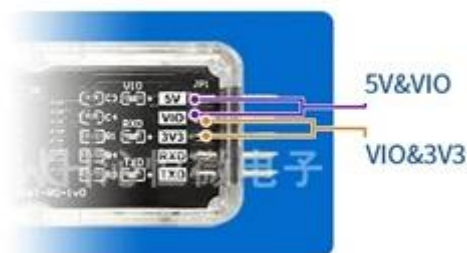
## Общий вид набора и расположение индикаторов



## Конфигурация перемычек

Отладочный набор предоставляет три способа управления логическими уровнями сигналов данных:

1. Перемычка установлена между выводами 5V и VIO (положение 5V&VIO). В этом случае логические сигналы будут иметь уровень +5В. Напряжение 5В берется напрямую от порта USB с вывода отладочной платы 5V.
2. Перемычка установлена между выводами VIO и 3V3 (положение VIO&3V3). В этом случае логические сигналы будут иметь уровень +3.3В. Напряжение +3.3В берется от встроенного преобразователя отладочной платы с вывода 3V3. Максимальный ток нагрузки не должен превышать 10 мА.



3. Перемычка между выводами 5V и VIO либо VIO и 3V3 отсутствует. В этом случае питание отладочного набора осуществляется от порта USB, а уровень логических сигналов должен задаваться внешним источником. Напряжение логического уровня (5В, 3.3В, 2.5В, или 1.8В) и сигнал земли должны подаваться, соответственно, на выводы VIO и GND отладочной платы от внешнего источника (например - микроконтроллера).

